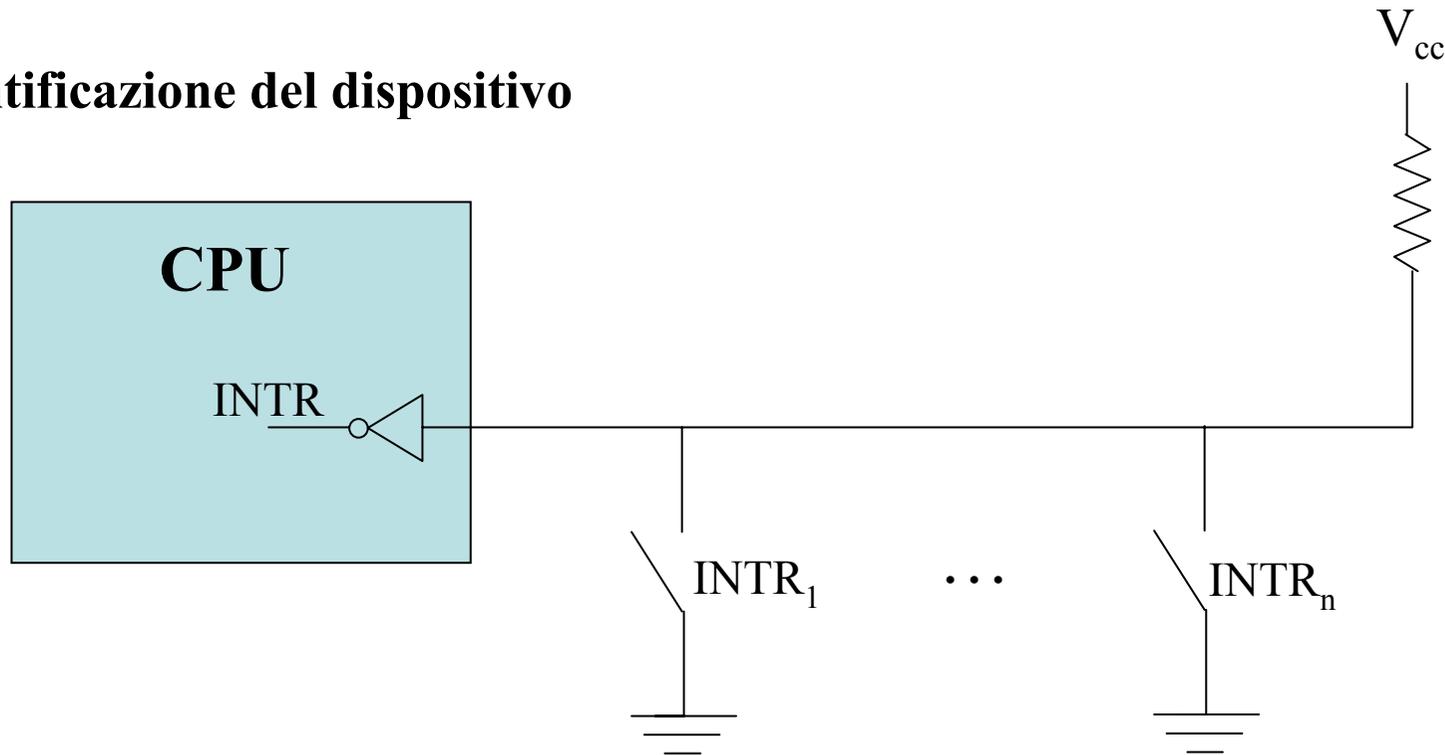


Identificazione del dispositivo



$$\text{INTR} = \text{INTR}_1 + \text{INTR}_2 + \dots + \text{INTR}_n$$

Metodo 1: Polling (Interrogazione)

- ISR controlla i bit IRQ in tutte le interfacce dei dispositivi (un'interfaccia pone IRQ a 1 – bit di un registro di stato – ogni volta che richiede un interrupt)
- Il primo che ha IRQ=1 viene servito

➡ Facile da realizzare, ma spreca tempo

Metodo 2: Interrupt vettorizzati

- dispositivo: INTR
- CPU: INTA [segnala che è pronto a trattare l'interrupt]
- dispositivo: invia un codice di identificazione attraverso linee dati del bus (vettore di identificazione) e interrompe INTR
- CPU accede ad una tabella con corrispondenza codice → indirizzo $ISR_{\text{dispositivo}}$

NB: finchè INTA non è attivato, il dispositivo non ha il diritto di accedere al bus [quando arriva INTR, può esserci istruzione in fase di esecuzione, oppure gli interrupt potrebbero essere disabilitati durante una routine di servizio]

NB2: sono anche possibili schemi misti

[gruppi di dispositivi riconosciuti con vettori, all'interno di un gruppo uso del polling]